

Viện Nghiên cứu và Phát triển Viettel trực thuộc Tập đoàn viễn thông Quân đội Viettel là đơn vị tiên phong hoạt động trong lĩnh vực nghiên cứu ứng dụng các giải pháp khoa học công nghệ ; thiết kế, phát triển và chế tạo các sản phẩm, thiết bị điện tử, viễn thông, CNTT, truyền thông. Để đáp ứng nhu cầu nhân sự cho hoạt động nghiên cứu phát triển, chúng tôi mời các ứng viên tiềm năng ứng tuyển cho các vị trí sau:

STT	VỊ TRÍ	MÔ TẢ CÔNG VIỆC	YÊU CẦU	YÊU CẦU CHUNG	NOI LÀM VIỆC/ LOẠI HÌNH CÔNG VIỆC
1	Kỹ sư thiết kế SoC Vi mạch (IC SoC Design Engineer)	<ul style="list-style-type: none"> - Phân tích hệ thống SoC, thiết kế kiến trúc của hệ thống (kiến trúc bus, kiến trúc memory subsystem...) - Phân tích và lựa chọn CPU phù hợp với các ứng dụng - Phân tích performance của thiết kế - Thử nghiệm và phát triển thiết kế trên các board FPGA 	<ul style="list-style-type: none"> - Tốt nghiệp Đại học chính quy hoặc sau Đại học loại Khá trở lên chuyên ngành Điện tử, Điện tử - Viễn thông, Công nghệ thông tin. - Có kỹ năng phân tích và tối ưu kiến trúc hệ thống tốt - Có kiến thức vững chắc về các loại vi xử lý nhúng, bus hệ thống, kỹ thuật số - Thành thạo ngôn ngữ mô tả phần cứng Verilog, SystemVerilog - Thành thạo ngôn ngữ lập trình C/C++ và ngôn ngữ script Perl, Tcl - Có kinh nghiệm và kỹ năng sử dụng thành thạo các công cụ thiết kế trên ASIC và FPGA 	<ul style="list-style-type: none"> - Tốt nghiệp Đại học chính quy hoặc sau đại học loại Khá trở lên - Ưu tiên những ứng viên tốt nghiệp loại Giỏi và xuất sắc; đạt các giải thưởng quốc gia và quốc tế; ứng viên đã từng tham gia các hoạt động nghiên cứu khoa học, Robocon, Làm thí nghiệm tại các phòng Lab. - Có khả năng làm việc độc lập và làm việc nhóm, ham học hỏi. 	TPHCM Toàn thời gian cố định
2	Kỹ sư thiết kế lõi IP Vi mạch (IC IP-core Design Engineer)	<ul style="list-style-type: none"> - Xây dựng đặc tả kỹ thuật và kiến trúc IP. - Viết mã RTL cho các khối chức năng và toàn bộ IP. - Xây dựng các testcase và môi trường để kiểm tra IP và sửa lỗi thiết kế. - Tối ưu thiết kế theo kích thước, công suất tiêu thụ và hiệu năng. - Tối ưu các IP đã có cho phù hợp với yêu cầu của 	<ul style="list-style-type: none"> - Tốt nghiệp Đại học chính quy hoặc sau Đại học loại Khá trở lên chuyên ngành Điện tử, Điện tử - Viễn thông, Công nghệ thông tin. - Có kiến thức vững chắc về kỹ thuật số, xử lý số tín hiệu - Thành thạo ngôn ngữ mô tả phần cứng Verilog, SystemVerilog - Am hiểu các quy trình thiết kế IP và các giao thức cơ bản - Thành thạo ngôn ngữ script Perl, Tcl, 	<ul style="list-style-type: none"> - Nhiệt huyết, chủ động, sáng tạo trong công việc, có khả năng chịu áp lực công việc cao. - Ngoại ngữ: Sử dụng tiếng Anh chuyên ngành thành thạo; có chứng chỉ TOEIC, TOEFL hoặc IELTS tương đương với điểm TOEIC – 500 điểm trở lên. 	TPHCM Toàn thời gian cố định

		SoC.	Python... <ul style="list-style-type: none"> - Sử dụng thành thạo Linux (C-shell, sed, awk...) - Sử dụng thành thạo ít nhất 1 trong các phần mềm thiết kế vi mạch của Synopsys, Cadence, Mentor. 		
3	Kỹ sư kiểm định Vi mạch (IC Verification Engineer)	<ul style="list-style-type: none"> - Phân tích nguyên lý hoạt động IP/SoC ở mức hệ thống. Lập phương án kiểm định ở từng giai đoạn thiết kế - Kiểm tra và đánh giá chất lượng về tính năng, đặc tính của IP/SoC trên phần mềm mô phỏng, FPGA và thiết kế tham khảo 	<ul style="list-style-type: none"> - Tốt nghiệp Đại học chính quy hoặc sau Đại học loại Khá trở lên chuyên ngành Điện tử, Điện tử - Viễn thông, Tự động hóa, Công nghệ thông tin. - Kỹ năng phân tích đặc tả kỹ thuật của giao thức, module chức năng để lập danh sách kiểm định (functionality / performance checklist) - Sử dụng thành thạo ít nhất 1 trong các phần mềm mô phỏng: VCS, Incisive, Questa ... - Biết sử dụng các thiết bị đo và phân tích dữ liệu đo. Thành thạo ít nhất 1 bài đo cho conformance test - Sử dụng thành thạo SV, C/C++, Perl, Tcl... - Có kiến thức cơ bản về cấu trúc IP/SoC/Firmware/RTOS 	<ul style="list-style-type: none"> - Tốt nghiệp Đại học chính quy hoặc sau đại học loại Khá trở lên - Ưu tiên những ứng viên tốt nghiệp loại Giỏi và xuất sắc; đạt các giải thưởng quốc gia và quốc tế; ứng viên đã từng tham gia các hoạt động nghiên cứu khoa học, Robocon, Làm thí nghiệm tại các phòng Lab. - Có khả năng làm việc độc lập và làm việc nhóm, ham học hỏi. - Nhiệt huyết, chủ động, sáng tạo trong công việc, có khả năng chịu áp lực công việc cao. 	TPHCM Toàn thời gian cố định
4	Kỹ sư thiết kế vật lý Vi mạch (IC Physical Design Engineer)	<ul style="list-style-type: none"> - Thực hiện tổng hợp (gate synthesis, DFT synthesis, power synthesis) - Thực hiện các công đoạn Floor-planing, P&R, CTS... - Thực hiện các công đoạn kiểm tra vật lý (PV, RC extraction, DRC...) 	<ul style="list-style-type: none"> - Tốt nghiệp Đại học chính quy hoặc sau Đại học loại Khá trở lên chuyên ngành Điện tử, Công nghệ thông tin. - Sử dụng thành thạo các công cụ thiết kế back-end của Synopsys, Cadence, Mentor Graphic - Có kinh nghiệm và kỹ năng tối ưu và giải quyết các vấn đề về power, clock... - Có kinh nghiệm làm việc với các process từ 65 nm trở xuống với các foundries TSMC, UMC... là một lợi thế 	<ul style="list-style-type: none"> - Ngoại ngữ: Sử dụng tiếng Anh chuyên ngành thành thạo; có chứng chỉ TOEIC, TOEFL hoặc IELTS tương đương với điểm TOEIC – 500 điểm trở lên. 	TPHCM Toàn thời gian cố định

5	Kỹ sư phần mềm nhúng Vi mạch (IC Embedded Software Engineer)	<ul style="list-style-type: none"> - Phát triển các driver, firmware, middleware cho các hệ thống SoC và chip - Port các hệ điều hành (RTOS, Linux, Android...) vào các chip SoC - Phát triển các API cho các ứng dụng trên chip SoC - Xây dựng các ứng dụng demo và reference design 	<ul style="list-style-type: none"> - Tốt nghiệp Đại học chính quy hoặc sau Đại học loại Khá trở lên chuyên ngành Điện tử, Công nghệ thông tin. - Có kiến thức tốt về lập trình nhúng, hệ điều hành Linux, kiến trúc vi xử lý - Có kiến thức và kinh nghiệm lập trình cho các lõi vi xử lý ARM, MIPS... - Thành thạo các ngôn ngữ lập trình C/C++, systemC - Có kinh nghiệm porting các hệ điều hành vào các platform khác nhau - Có kinh nghiệm sử dụng FPGA là một lợi thế - Có kinh nghiệm lập trình ứng dụng trên các hệ điều hành RTOS, Linux, Android... là một lợi thế 		TPHCM Toàn thời gian cố định
<u>Quyền lợi:</u> <ul style="list-style-type: none"> - Được làm việc trong môi trường sáng tạo, năng động, nhiều cơ hội thăng tiến. - Mức thu nhập: thỏa thuận phù hợp theo vị trí tuyển dụng và năng lực, kinh nghiệm cá nhân. - Các chế độ thưởng theo dự án, theo kết quả sản xuất kinh doanh. - Các chế độ BHXH, BHYT, BHTN theo pháp luật hiện hành. 		<u>Yêu cầu hồ sơ:</u> <i>Hồ sơ dự tuyển gồm:</i> <ul style="list-style-type: none"> - Đơn đăng ký dự tuyển viết tay (Bằng tiếng Việt và tiếng Anh), - CV tiếng Anh ghi rõ năng lực chuyên môn và kinh nghiệm; <i>Lưu ý: ghi rõ tên đề tài tốt nghiệp, tên các dự án đã tham gia và kết quả đạt được trong CV</i> <ul style="list-style-type: none"> - Sơ yếu lý lịch cá nhân có xác nhận địa phương; - Photo bằng cấp (có công chứng) và các chứng chỉ chuyên môn đạt được; - Giấy chứng nhận sức khỏe và giấy khai sinh; - 04 ảnh 4x6 mới chụp không quá 03 tháng. 			
<i>Hình thức/Địa điểm/Thời gian nhận hồ sơ</i> Ứng viên có thể nộp hồ sơ bằng một trong hai hình thức sau: * Nộp hồ sơ trực tuyến: Các ứng viên kích vào nút Nộp hồ sơ ở bên dưới tại địa chỉ http://viettelrd.com.vn/ * Nộp hồ sơ trực tiếp: Phòng Thiết Kế Vi Mạch - Viện Nghiên cứu và Phát triển Viettel, Lầu 4, 161 -163 Trần Quốc Thảo, P.9, Q.3, TPHCM. ĐT: 08.6290.5691. Email: viettel.ic.hr@gmail.com					

*Thời gian nhận hồ sơ: đến hết ngày **30/12/2013**

Lưu ý:

* *Hồ sơ ghi rõ: Vị trí tuyển dụng, địa chỉ, số điện thoại liên hệ.*

* *Chỉ gọi phỏng vấn các ứng viên đạt yêu cầu. Hồ sơ đã nộp không hoàn trả lại*

* ***Viettel tuyệt đối không thu bất cứ khoản tiền nào của ứng viên khi nộp hồ sơ tham gia dự tuyển và khi trúng tuyển vào làm việc tại Viettel.***

--	--	--